

A Study on Efficient Out/of/Order Processors

眞下, 達

<https://hdl.handle.net/2324/4060188>

出版情報：九州大学, 2019, 博士（工学）, 課程博士
バージョン：
権利関係：やむを得ない事由により本文ファイル非公開（2）

氏 名	眞下 達
論 文 名	A Study on Efficient Out-of-Order Processors (効率的なアウトオブオーダープロセッサに関する研究)
論文調査委員	主 査 九州大学 教授 井上 弘士 副 査 九州大学 教授 福田 晃 副 査 九州大学 准教授 久住 憲嗣

論 文 審 査 の 結 果 の 要 旨

本論文は、アウトオブオーダープロセッサに着目し、研究開発基盤を構築・公開するとともに、スクリプト言語処理向けの新アーキテクチャを提案するものであり、情報工学上価値ある業績である。よって、本論文は博士（工学）の学位論文に値するものと認める。