

A Study on Cache Memory Architecture Based on Data Compression for High/Performance Processors

岡, 慶太郎

<https://hdl.handle.net/2324/4060185>

出版情報：九州大学, 2019, 博士（工学）, 課程博士
バージョン：
権利関係：やむを得ない事由により本文ファイル非公開（2）

氏名	岡 慶太郎
論文名	A Study on Cache Memory Architecture Based on Data Compression for High-Performance Processors (プロセッサの高性能化を目的としたデータ圧縮に基づくキャッシュメモリアーキテクチャに関する研究)
論文調査委員	主査 九州大学 教授 井上 弘士 副査 九州大学 准教授 松永 裕介 副査 九州大学 准教授 久住 憲嗣

論文審査の結果の要旨

本論文は、コンピュータ・システムの主要構成要素であるキャッシュメモリに着目し、その高性能化を実現するための新しいデータ圧縮方式とアーキテクチャを提案するものであり、情報工学上価値ある業績である。よって、本論文は博士（工学）の学位論文に値するものと認める。