

Power Efficient Executions of Multithreaded Programs on Server Platforms

今村, 智史

<https://doi.org/10.15017/1807068>

出版情報：九州大学, 2016, 博士（工学）, 課程博士
バージョン：
権利関係：全文ファイル公表済

氏名	今村 智史
論文名	Power Efficient Executions of Multithreaded Programs on Server Platforms (サーバプラットフォームにおける並列プログラムの高電力効率実行)
論文調査委員	主査 九州大学 教授 井上 弘士 副査 九州大学 教授 福田 晃 副査 九州大学 准教授 久住 憲嗣 副査 九州大学 准教授 Goulart Ferreira Victor Mauro 副査 福岡大学 教授 佐藤 寿倫

論文審査の結果の要旨

本研究は、サーバプラットフォームの主要構成要素であるメニーコア・プロセッサと主記憶に着目し、その電力効率を改善するための新しいアーキテクチャ技術を提案するとともに、実機への実装やシミュレーションによりその有効性を示したものであり、情報工学上価値ある業績である。よって、本論文は博士（工学）の学位論文に値するものと認める。