

Acceleration of Bounded Model Checking based on Satisfiability-Modulo-Theories for Embedded Software Designs

劉, 樂源

<https://doi.org/10.15017/1470601>

出版情報：九州大学, 2014, 博士（工学）, 課程博士
バージョン：
権利関係：全文ファイル公表済



(別紙様式 5-2)

氏 名	劉 楽源
論 文 名	Acceleration of Bounded Model Checking based on Satisfiability-Modulo-Theories for Embedded Software Designs (組込みソフトウェア設計のための SMT 有限モデル検査の加速技術)
論文調査委員	主 査 九州大学 教授 福田 晃 副 査 九州大学 教授 鵜林 尚靖 副 査 九州大学 教授 長谷川 隆三

論 文 審 査 の 結 果 の 要 旨

本論文は、組込みソフトウェア設計のための充足性モジュロ理論 (SMT) に基づいた有限モデル検査手法に関して、高速化手法を提案するとともに、提案手法を実装した産業界の組込みソフトウェア開発へのシームレスなモデル検査ツールを実現し、評価することにより、提案手法の有効性を実証したもので、情報工学について重要な知見を得たものとして価値ある業績と認める。